

研究タイトル:

上流工程からの LSI 設計手法に関する研究- 検証とテストを容易に行うための設計手法-

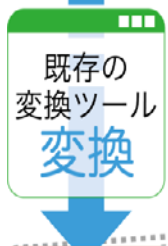
氏名:	山口 賢一 / YAMAGUCHI Ken'ichi	E-mail:	
職名:	准教授	学位:	博士(工学)
所属学会・協会:	電子情報通信学会		
キーワード:	テスト容易化設計、高位合成、高信頼化設計、設計自動化		
技術相談 提供可能技術:	<ul style="list-style-type: none"> ・CAD 技術の活用、導入に関するご相談 ・論理回路の高信頼化設計に関するご相談 ・教育支援コンテンツの作成に関するご相談 		



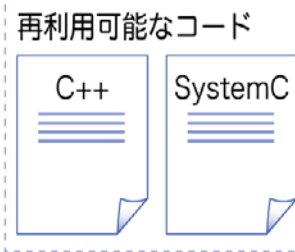
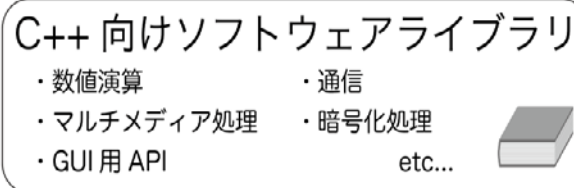
研究内容: 上流に移行しつつあるハードウェア設計を効率よく支援するシステムの作成

高品質な LSI を実現するための設計、検証、テスト手法の提案

対象回路



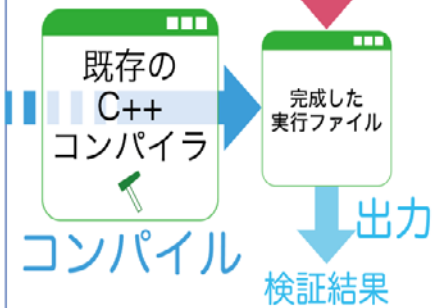
シミュレータ部



検証パターン

例：マルチメディアファイル

入力



出力

検証結果

例：グラフ表示・ファイル出力

提供可能な設備・機器:

名称・型番(メーカー)	