

研究タイトル:

プロセッサの設計自動化、ハードウェア設計、Webベース共同開発環境



氏名: 柳澤 秀明 / YANAGISAWA Hideaki E-mail: yanagisawa@tokuyama.ac.jp

職名: 准教授 学位: 博士(工学)

所属学会・協会: 情報処理学会、電子情報通信学会、IEEE-CS、ACM

キーワード: 設計自動化、組み込みシステム

技術相談
提供可能技術:

- ・
- ・
- ・

研究内容: プロセッサの設計自動化、ハードウェア設計、Web ベース共同開発環境

研究内容

☆プロセッサの設計自動化

新たにプロセッサを開発するためには、ハードウェアの開発とソフトウェア開発環境をそれぞれ構築する必要があります。これらの作業を1つの仕様・記述言語から自動生成することができるプロセッサ開発環境の構築を研究しています。

☆WEBベース共同開発環境の研究

システムを短時間で開発するには、チームでの効率的な共同開発環境が必要です。どのようにすれば開発効率を改善できるか研究しています。(ブラウザを使ったシステム、即ち、サーバー上で操作できるシステムの開発)

☆その他

マルチメディア処理のためのハードウェア設計の研究

提供可能な設備・機器:

名称・型番(メーカー)	