

研究タイトル：

アナログ・デジタル集積回路設計教育

氏名：石川 洋平 / ISHIKAWA Yohei E-mail: ishikawa@ariake-nct.ac.jp
職名：准教授 学位：博士(工学)



所属学会・協会：電子情報通信学会, 電気学会, 産学連携学会, 日本産業技術教育学会, 日本工学教育協会, IEEE

キーワード：アナログ集積回路, デジタル集積回路, 起業家教育

技術相談
提供可能技術：
・アナログ集積回路全般
・デジタル集積回路全般
・電子回路やソフトウェア分野のビジネス展開に関するアドバイス

研究内容： 高機能・高性能を目指した集積回路設計およびビジネス視点での技術開発・教育

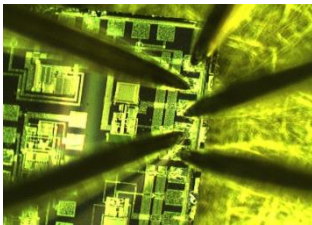
近年、身の回りの電化製品の中で使われている集積回路(LSI: Large Scale Integration)の高機能化・高性能化・小型化が著しい。一方、特にデジタル回路に関しては手頃な環境でアイデアを実現できるような時代になってきている。

我々は回路構成を自在に変更可能なFPGAと呼ばれるデバイスを用いた研究開発を行っている。また、学術研究にとどまらず、社会的視点を重視して、ビジネス感覚を持った学生の育成を目指している。さらに、人材不足が著しいアナログ回路分野に関しても、設計から検証まで責任を持つて行う事の出来る人材育成手法を研究している。

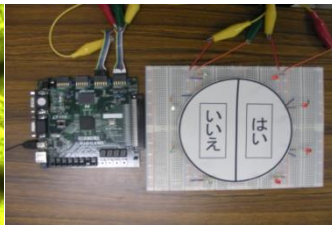
上記の様に、LSI設計・計測やFPGA関連の相談が可能です。さらに、電子情報系技術を活かした起業家教育・地域連携も行っております。

<著書・特許: 回路を理解し計測・検証を容易にするための技術>

- ・これだけ！電子回路(秀和システム)
- ・図解入門よ〜わかる最新電子回路の基本と仕組み(秀和システム)
- ・図解入門現場で役立つ電源回路の基本と仕組み(秀和)システム
- ・半導体特性測定装置(特開 2013-117496)
- ・電子的に組み替え可能な半導体特性測定装置(特願 2013-081947)



アナログ LSI 計測・検証



FPGA による機器開発

有 明 新 報

平成23年(2011年)12月22日(木曜日)

(1)

ベンチャー・ビジネスプランコンテスト 優秀賞を受賞



大牟田市東教尾町の有明工業高等専門学校は、ベンチャー・ビジネスプランコンテストに出場。技術教育を組み込んだ福祉機器の開発・販売事業で優秀賞を受け、三年連続の入賞を果たした。

柳河特支の協力受け 福祉機器を開発・販売

有明高専

3年連続の入賞

同コンテストは、大学一審で、十六日、生らの起業・創業意識に福岡市役所で開かれたの達成を目的に、九州大最終審査でハプランが主催。一次審査で、その有明高専からは、テで構成される実行委員ランが応募され、その類選考には九州各地、うち最終審査に残ったから二工の大学・高のは、石川洋平准教授の専が四十プランを提出、研究等メンバーで出た。そのうち二十情報工学科五年の井上二プランが二次審査(陽平さん)の、土直直(フレンチ)の、樹さん)で、杉本恭佑三校の高専が出場して

「企業や社長の大学を介して紹介した。同支援学校を訪問し、度(二工を調査し、重で発表し、緊張しまし度(股体不自由)言語た。さすがにレベルが障等(併せ持つ)人が簡高。他の学校のブレ単に意見を云々云々ムゼンを聞いていろいろ参アに行えるコミュニケーション。さらに支援機器を開発する技術者を養成するまで(一週性)に終わるんは、これも有意義なせず、支援装置の不足経験で、就職を考戦(で)して(じ)と語す。井上さんは情報技同高専からは昨年も二チームが応募し、そのうち二つが優秀賞に選ばれたが、三人の所属したチームは最終審査に残らず、今年はその賞に残れず、今年はその賞を果たすことが福祉機器は、同支援学校に寄贈される。(野野 美穂)

提供可能な設備・機器：

名称・型番(メーカー)	
集積回路検証用マニュアルプローバ&計測装置	
FPGA 開発ボード一式(Xilinx)	
ベンチャービジネスプラン作成に関わる動画等	