

研究タイトル:



氏名:	西村 俊二 / NISHIMURA Shunji	E-mail:	<a href="mailto:s-nishimura@oita-ct.ac.jp">s-nishimura@oita-ct.ac.jp</a>
職名:	講師	学位:	博士(工学)
所属学会・協会:	情報処理学会, IEEE		
キーワード:	形式手法, 形式検証, 定理証明, 仕様記述言語		
技術相談 提供可能技術:	<ul style="list-style-type: none"> <li>・仕様記述言語によるソフトウェアの仕様記述と検証</li> <li>・UML 記述のレクチャー</li> </ul>		

研究内容:

【主要研究テーマ】

バグのないコンピュータ・システムを実現する開発手法の確立を目指し、形式手法を中心とした研究を行う。実社会で広く行われている開発手法ではバグを完全に無くすことはできないのに対し、形式手法では仕様を形式言語で表すことで厳密性を担保し、バグの無いシステム開発が期待できる。このような形式手法によるシステム開発について、より実用的な開発手法の提案を目指す。

【主な業績等】

- [1] Shunji Nishimura, "Stateless Circuit Model toward a Theorem-proving Hardware Description Language," Graduate School of Science and Technology, Kumamoto University, March 2017
- [2] Shunji Nishimura, Motoki Amagasaki, Morihiko Kuga, Masahiro Iida and Toshinori Sueyoshi, "Theorem-proving Verification for Asynchronous Circuits," International Journal of Innovative Computing, Information and Control, Volume 12, Number 3, pp.761-778, Jun. 2016

提供可能な設備・機器:

名称・型番(メーカー)	